


 INTERNATIONALE ANMELDUNG VERÖFFENTLICHT NACH DEM VERTRAG ÜBER DIE
 INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES PATENTWESENS (PCT)

(51) Internationale Patentklassifikation ⁷ : H04J 3/06		A1	(11) Internationale Veröffentlichungsnummer: WO 00/13352
		(43) Internationales Veröffentlichungsdatum:	9. März 2000 (09.03.00)
(21) Internationales Aktenzeichen: PCT/EP99/06284		(81) Bestimmungsstaaten: CN, ID, US, europäisches Patent (AT, BE, CH, CY, DE, DK, ES, FI, FR, GB, GR, IE, IT, LU, MC, NL, PT, SE).	
(22) Internationales Anmeldedatum: 26. August 1999 (26.08.99)			
(30) Prioritätsdaten: 98116322.3 28. August 1998 (28.08.98)		EP	
(71) Anmelder (für alle Bestimmungsstaaten ausser US): SIEMENS AKTIENGESELLSCHAFT [DE/DE]; Wittenlsbacherplatz 2, D-80333 München (DE).		Veröffentlicht Mit internationalem Recherchenbericht. Vor Ablauf der für Änderungen der Ansprüche zugelassenen Frist; Veröffentlichung wird wiederholt falls Änderungen eintreffen.	
(72) Erfinder; und (75) Erfinder/Anmelder (nur für US): HENNEN, Stefan [DE/DE]; Reismühlstrasse 51, D-82131 Gauting (DE). RODER, Annette [DE/DE]; Esterbergstrasse 3, D-81377 München (DE). SKORKA, Klemens [DE/DE]; Dewetstrasse 17, D-80807 München (DE). STEINIGKE, Klaus [DE/DE]; Johann-Clenze-Strasse 39, D-81369 München (DE). BELGARDT, Eckhardt [DE/DE]; Gerhart-Hauptmann-Ring 8, D-81737 München (DE).			
(74) Gemeinsamer Vertreter: SIEMENS AKTIENGESELLSCHAFT; Postfach 22 16 34, D-80506 München (DE).			

 (54) Title: TELECOMMUNICATIONS SYSTEM AND METHOD FOR PRODUCING A MASTER CLOCK IN THE SAME

(54) Bezeichnung: TELEKOMMUNIKATIONSSYSTEM SOWIE VERFAHREN ZUM ERZEUGEN EINES HAUPTTAKTES IN DEMSELBEN

(57) Abstract

Telecommunications systems have to be synchronized to an external clock pulse source. To this end, at least two reference clocks are used which are redundant to one another. The master processor is informed when a reference clock fails. Said master processor subsequently instructs the master clock generator to switch to a redundant reference clock. Due to the time-delay associated therewith, data errors can occur on the transmission link. The invention should reduce the susceptibility of the telecommunications system to faults. The peripheral platforms of the telecommunications system determine the decrease in quality or the failure of a clock pulse signal with the aid of a quality detector (6), and they interrupt the relay of the clock pulse signal to the master clock generator (2). The master clock generator (2) detects the interruption by using an interruption detector (7) and switches to a redundant reference clock. The method for producing a master clock comprises the following steps: detecting clock pulse qualities, and interrupting the clock pulse signal if the quality thereof decreases.

